

Architecture des ordinateurs

45bis – Compléments

Segmentation et registres de segmentation

Philippe Darche
IUT Paris Descartes

Illustration de la règle d'or de l'accès

□ Rappel de la dite règle

- le CPU pour une instruction donnée ne peut accéder **pour un accès aux opérandes** qu'à, au plus, un accès à la mémoire centrale
 - s'il faut plus d'un accès (deux opérandes par exemple), utilisation des registres internes (AX, etc.)
- Illustration des combinaisons possibles : instruction ADD (tableau du bas p. 3-64 de 8086_documentation_1_scan.pdf)

Les segments du 8086

- 4 registres de segment
 - contiennent l'adresse de début du segment en MC
- Calcul de l'adresse effective

